

Електроника II - испитна питања

- 1 Блок шема операционог појачавача и улога појединих блокова
- 2 Диференцијални појачавач (шема, принцип рада и израз за диференцијално појачање)
- 3 Диференцијални појачавач (шема, еквивалентна шема, извођење изрази за диференцијално појачање)
- 4 Извор константне струје, струјно огледало
- 5 Диференцијални појачавач са активним оптерећењем
- 6 Додатни појачавач
- 7 Померање једносмерног нивоа емиторским појачавачем
- 8 Померање једносмерног нивоа помоћу комплементарног диференцијалног појачавача
- 9 Појачавач великих сигнала
- 10 Излазни степен операционог појачавача
- 11 Опште особине интегрисаних операционих појачавача
- 12 Инвертујући појачавач
- 13 Неинвертујући појачавач
- 14 Коло за сабирање са операционим појачавачем
- 15 Коло за одузимање са операционим појачавачем
- 16 Пасивно коло за диференцирање
- 17 Активно коло за диференцирање
- 18 Пасивно коло за интеграљење
- 19 Активно коло за интеграљење
- 20 Ограничавачи
- 21 Напонски компаратори
- 22 Шмитово окидно коло
- 23 Комбиновање интегрисаних операционих појачавача са транзисторима снаге
- 24 Интегрисани стабилизатори напона
- 25 Инвертор у CMOS техници
- 26 Логичко NI коло у CMOS техници
- 27 Логичко NII коло у CMOS техници
- 28 Астабилни мултивибратори
- 29 Моностабилни мултивибратори
- 30 Д/А конвертор са лествичастом отпорном мрежом
- 31 А/Д конвертор са сукцесивном апроксимацијом

Литература: Електроника II - Ратко Опачић

Предметни наставник: Невенка Карић