

Испитна питања из предмета Рачунари (IV година)

1. Адресна магистрала и магистрала података.
2. Управљачка магистрала и управљање магистралом.
3. Заједничка магистрала.
4. Паралелни системи.
5. Концептуални модел рачунара.
6. Пакетна обрада.
7. Вишепрограмска обрада (мултипрограмирање).
8. Обрада са поделом времена.
9. Рад у реалном времену.
10. Даљинска и дистрибуирана обрада.
11. Основни појмови и подела меморије.
12. Параметри и хијерархија меморије.
13. Регистарска и стек меморија.
14. Оперативна меморија.
15. Асоцијативна меморија.
16. Читачка (ROM) меморија.
17. Кеш меморија.
18. Виртуелна меморија.
19. Избор базних вредности променљивих и *x.u* бројни формат.
20. *4.12* бројни формат.
21. *8.8* бројни формат.
22. Аритметичке операције у *4.12* бројном формату.
23. Архитектура TMS320F240.
24. Улазна секција за скалирање и секција за множење.
25. Централна аритметичко логичка јединица (CALU).
26. Аритметичка јединица помоћних регистара (ARAY).
27. Програмска меморија TMS320F240.
28. Локална и глобална меморија података TMS320F240.
29. *Linker Command File* (спецификација меморије и алокација секција).
30. Интерапти (структура, приоритети, IMR и IFR регистри и руковање).
31. Event Manager интерапти (помоћна интерапт табела).
32. Тајмери опште намене (модови рада, регистри, конфигурирање).
33. AD конверзија (изглед модула, регистри, конфигурирање).
34. Иницијализација AD конвертора за конкретан пример.
35. Директно адресирање.
36. Индиректно адресирање.
37. Дигитални I/O портови (конфигурирање).
38. Иницијализација I/O портова за конкретан пример.
39. Асемблерске директиве.
40. Акумулаторске инструкције.
41. Аритметичке инструкције.
42. Логичке инструкције.
43. Инструкције помоћних регистара.
44. TREG и PREG инструкције.
45. Инструкције скокова.
46. Контролне инструкције.

47. I/O и меморијске инструкције.
48. Писање асемблерског кода инструкције при директном адресирању.
49. Писање асемблерског кода инструкције при индиректном адресирању.
50. Писање асемблерског кода инструкције при непосредном адресирању.
51. Извршавање асемблерске инструкције (уз дефинисано почетно стање регистара).
52. Коментарисати извршавање више узастопних асемблерских инструкција.
53. Алгоритам главног програма.
54. Конфигурисати GP1 тајмер за генерисање периодичног *underflow* интерапта.
55. Креирати главну интерапт табелу уколико се користе канал INT1 и RESET интерапт.
56. Креирати секцију са називом *табела* и сместити је у DARAM B2 меморије података.
57. Асемблерским инструкцијама реализовати сабирање и одузимање два броја у 4.12 формату ($X \pm Y = Z$).
58. Асемблерским инструкцијама реализовати множење два броја у 4.12 формату ($X * Y = Z$).
59. Асемблерским инструкцијама реализовати дељење два позитивна броја у 4.12 формату ($X / Y = Z$).
60. Писање асемблерског програма за једноставније алгоритме.